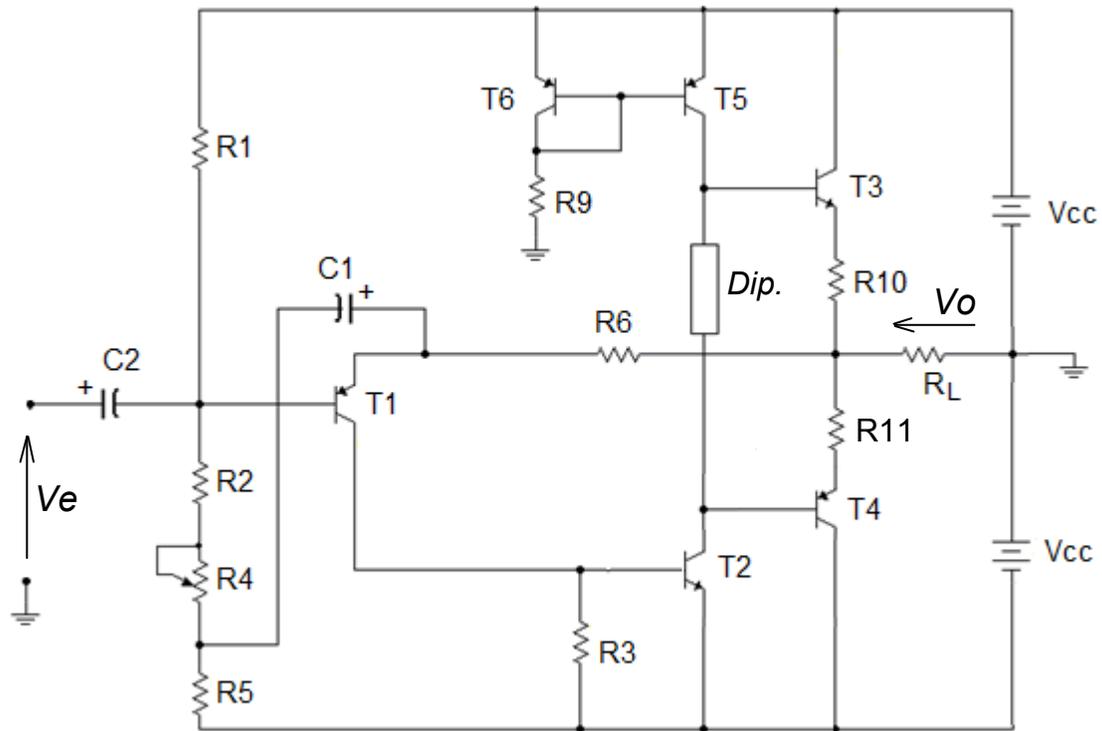


Circuito amplificador clase AB

T1 = etapa pre-excitadora

T2 = etapa excitadora

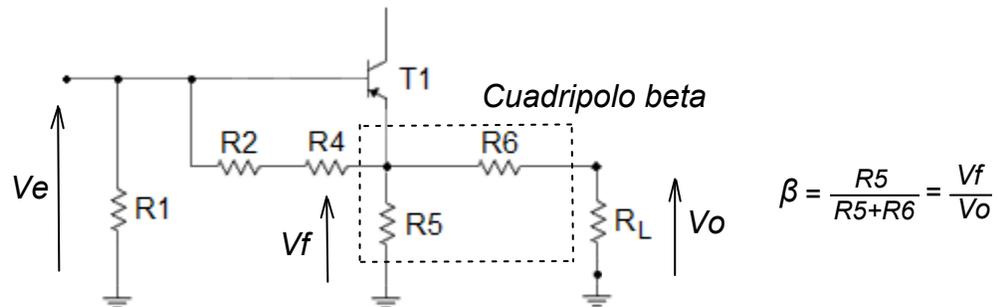
T3-T4 = etapa de salida

T5-T6 = fuente espejo = carga activa de la etapa excitadora

Dip. = dipolo para que la etapa de salida trabaje en clase AB

### Sensibilidad de potencia

A continuación visualizamos el circuito dinámico de la etapa pre-excitadora junto con el cuadripolo beta.

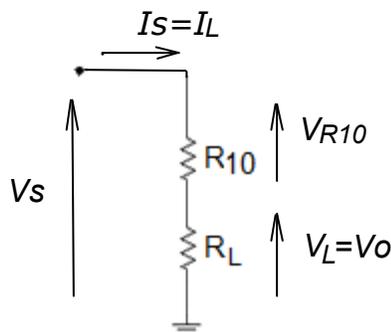


$V_e$  es el valor eficaz de la señal de entrada con el que se obtiene la máxima potencia de salida, siendo por lo tanto dicha  $V_e$  la sensibilidad de entrada de nuestro amplificador.

Los amplificadores se diseñan con una sensibilidad de entrada de 100mVef. y una resistencia de entrada de 100kΩ.

Los diseños se comienzan partiendo de la potencia eficaz de salida y la impedancia del parlante o de la carga, o sea que los datos son  $P_L$  y  $R_L$ .

Como  $P_{L(ef.)} = (V_{RL})^2 / 2R_L$ , donde  $V_{RL}$  = valor pico de  $V_L$ , podemos obtener los valores picos de  $V_L$  e  $I_L$ .



Luego como:  $A_{vf} \cong 1/\beta = V_o/V_e = (R_5+R_6)/R_5$

Conociendo el valor eficaz de  $V_o$  y el valor eficaz de  $V_e = 100\text{mV}$ , obtenemos los valores de  $R_5$  y  $R_6$  para la  $A_{vf}$  de nuestro diseño.